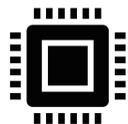


プロダクト開発、基板設計ソリューション

- “完成品イメージを製品に繋げる”を理念として、お客様のアイデアをカタチにするお手伝いを、開発の上流工程である仕様策定から行います。
- 当社の基板ソリューションで対応する設計案件は年間5000件。
当社の特長は最新の設備情報や工程から発信されるフィードバック情報を設計に盛り込めることです。ものづくり視点から最適なコスト提案も行います。
QCDSに関わる項目を基板ソリューションの上流工程からご提案が可能です。

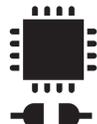
充実の実績

年間
約5,000件



回路設計

マイコン FPGA
回路図清書



基板設計

EMC対策 アナログ
高速デジタル



SIM・解析

SI/PI EMI
電磁界 熱流体



ソフト開発

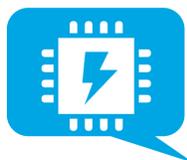
組込みソフト
Linux Android



機構設計

機構・筐体設計
意匠設計

工場を熟知



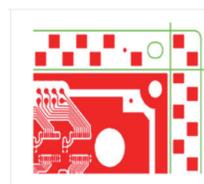
技術者 100名体制

プリント配線板製造技能士資格所有
全国 7拠点

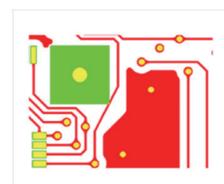
製造性チェックシステム【MRC】(自社開発)



最小L/Sを
チェック



銅箔間距離を
チェック



レジスト開口を
チェック

多様なCAD

図研

- CR-8000 Design Force
- Design Gateway
- CR-5000 Board Designer

SIEMENS

- Xpedition xPCB Layout
- PADS
- Hyper Lynx SI&PI
- Simcenter Flotherm

Cadence

- Allegro PCB Design
- OrCAD

ANSYS

- HFSS

その他、ご相談ください

Altium

NEC

SOLIDWORKS

コンサル・その他もお任せください

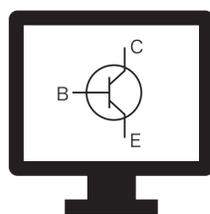
ノイズコンサルティング



iNARTE EMC Engineer対応によるノイズコンサルティング

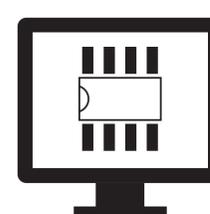
- ①基板低ノイズ化設計コンサルティング
回路図、部品は一、配線レベルでのノイズ対策のご提案
- ②ノイズ対策コンサルティング
机上での対策案検討、実機・現場での対策、試験立会い

回路図清書



お預かりした回路図の
清書サービス

部品ライブラリ作成



基板設計で使用する
部品ライブラリの作成サービス

保有している部品ライブラリーデータ
は17万点
分業で効率化を図り設計納期
短縮と品質向上を実現しています。

