

プロダクト開発、基板設計ソリューション

デザインサービス

- “完成品イメージを製品に繋げる”を理念として、お客様のアイデアをカタチにするお手伝いを、開発の上流工程である仕様策定から行います。
- 当社の基板ソリューションで対応する設計案件は年間5000件。
当社の特徴は最新の設備情報や工程から発信されるフィードバック情報を設計に盛り込める事です。ものづくり視点から最適なコスト提案も行います。
QCDSに関わる項目を基板ソリューションの上流工程からご提案が可能です。



ノイズコンサルティング

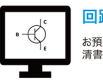
iNARTE EMC Engineer対応によるノイズコンサルティング

- ①基板低ノイズ化設計コンサルティング
回路図、部品配置、配線レベルでのノイズ対策のご提案
- ②ノイズ対策コンサルティング
机上での対策案検討、実機・現場での対策、試験立会い



BOM・Bomb解除サービス(EOL・代替品調査)

- ・リアルタイム電子部品データベースで部品表を検索し、部品表(BOM)に潜むEOL(Bomb)を発見し代替品を提案します。
- ・電子部品のEOL予測
- ・代替品・互換情報提案



回路図清書

お預かりした回路図の清書サービス



部品ライブラリ作成

基板設計で使用する部品ライブラリの作成サービス



回路設計

- ・デジタル / アナログ / デジアナ混載
- ・有線無線通信 / 画像処理 / 各種高速IF
- ・電源
- ・モーター制御



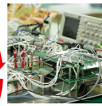
ソフト開発

- ・言語: C / C++ / VC++、Java, JavaScript、C#, VB / VB.NET, PL/SQL#他
- ・OS: iTRON、Linux系、Windows系、UNIX系他
- ・DB: Oracle、SQL Server、Db2、MySQL他



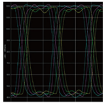
筐体設計・製作

- ・部品設計: NC加工 / 板金加工 / プレス加工 / 射出成型 / 真空注型
- ・製品設計: デザイン / 構造 / 環境性 / 操作性 / 組立性 / 保守性設計 / シール / 梱包



検証・評価・試験

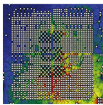
- ・回路検証 / 製品検証
- ・ティレーティング検証 / オープン・ショート検証
- ・EMC試験 / 温度試験 / 振動試験



SI解析

【メモリ/F解析実績例】
-DDR4-SDRAM(3,200Mbps)
-LPDDR4-SDRAM(4,000Mbps)

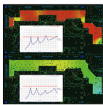
- ・IBISモデルを用いたフリ解析とポスト解析
- ・部品レイアウトと配線の最適化
- ・デジタル回路の信号品質の向上



PI解析

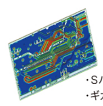
【PI解析実績例】
-コア電源: 0.85V+0.026
-0.025V/100A

- ・iR-Drop解析とDecoupling解析
- ・電源プレーンの電圧降下防止
- ・バスコンの最適化



EMI抑制支援

- ・プレーン共振解析とEMILルーチェック
- ・電源-GNDプレーン間の共振抑制



電磁界解析

【高速シリアル/F解析実績例】
-PCI Express Gen 5(32Gbps)
-SFP28(25.78125Gbps)
-E56(20.48125Gbps)
-12G-SDI(11.88Gbps)

- ・S/パラメータ解析・EMI解析・信号波形解析
- ・ギガビットシリアル系、TDRによる特性インピーダンス解析



基板設計

- ・設計者 全国100名体制
- ・製造を熟知した設計者が対応する完全内製型ワンストップソリューション
- ・デジタル / アナログ / 混載 / 大電流ほか
様々な製品カテゴリにおける設計実績多数あり

即日対応可能、短納期対応も承ります。
ご相談ください!

航空・宇宙・防衛	社会インフラ・エネルギー	医療・ヘルスケア	機械・省力化装置
計測・制御	AV・放送機器	自動車・輸送機	自動・サービス機器
サーバー・PC・PC周辺	有線・無線通信機器	防災・セキュリティ	家電

